

# Arquitetura de Computadores I

Prof. Ricardo Santos  
ricr.santos@gmail.com

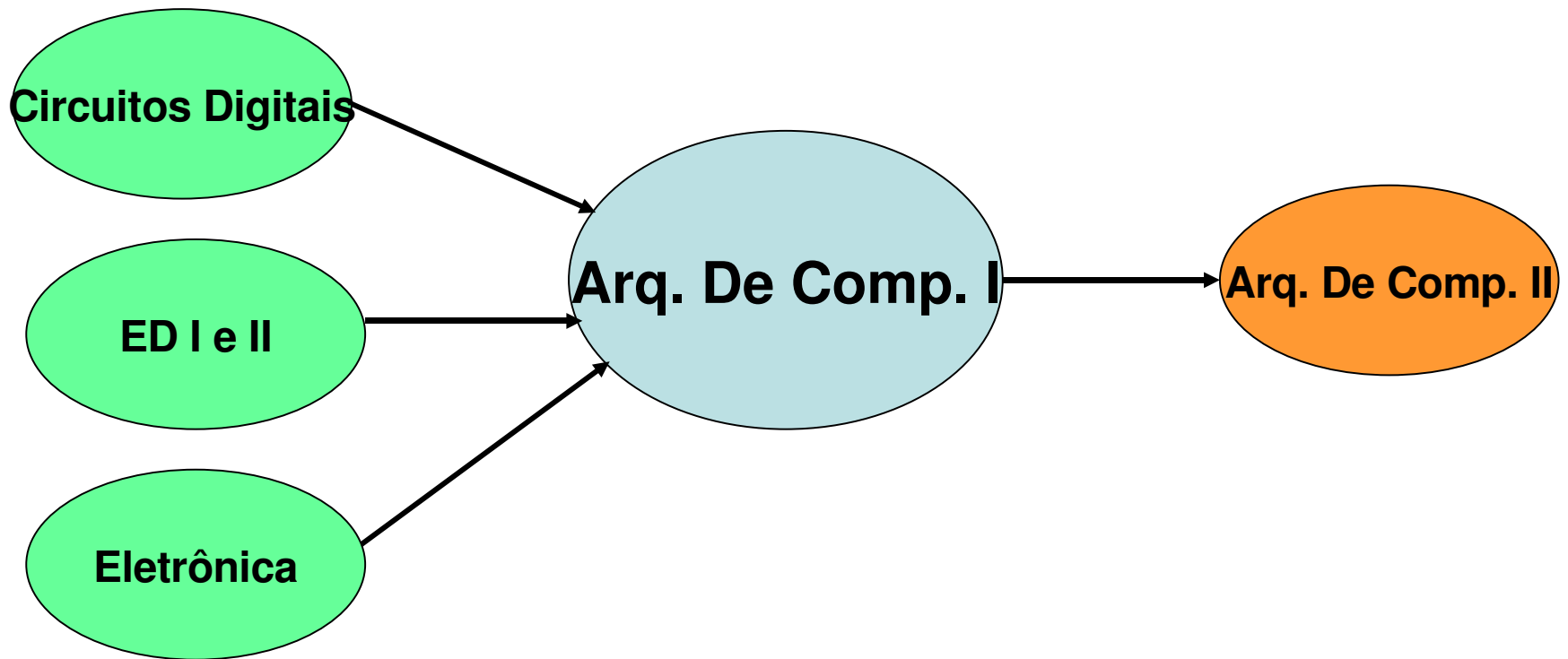
# Aulas

- Segundas – 07:25hs
- Quartas – 07:25hs
  
- Atendimento: - Segundas – 11:00hs
- - Outros horários: enviar e-mail para o Prof.

# Metodologia e bibliografia

- Teoria: Aulas expositivas em sala de aula
- Prática: verificação in-loco dos componentes de uma motherboard, implementação de programas usando o assembly MIPS e especificação da via de dados do Processador MIPS
  - ***Por que MIPS (Microprocessor without Interlock Pipeline Stages)?***
- Bibliografia:
  - Patterson, D. A., Hennessy, J. Organização e Arquitetura de Computadores: Uma Interface Hardware/Software
- Sugestão: Capítulos 1-6

# Relacionamento com outras disciplinas do curso



# Introdução

- Área de conhecimento em evolução:
  - Tubo de vácuo → transistor → IC → VLSI
  - Duplica a cada 1.5 ano:
    - capacidade de memória*
    - velocidade do processador* (Devido aos
    - avanços em tecnologia e organização)*

# Introdução

- Coisas a serem aprendidas nesse curso:
  - Fundamentos básicos de como os computadores funcionam
  - Como analisar seu desempenho
  - Questões que afetam processadores modernos (caches, pipelines)
- Por que aprender isso?
  - Você quer ser chamado de “Engenheiro de Computação”
  - Você quer construir softwares que as pessoas utilizam

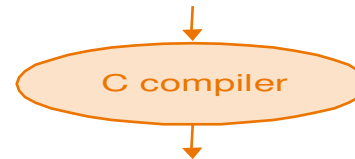
# O que é um computador?

- Componentes
  - Entrada (mouse, teclado)
  - Saída (monitor, impressora)
  - Memória (disk drives, DRAM, SRAM, CD)
  - rede
- Nosso foco: o processador (via de dados e controle)
  - Implementado usando milhões de transistores
  - Impossível compreendê-lo olhando nos transistores

# Abstração

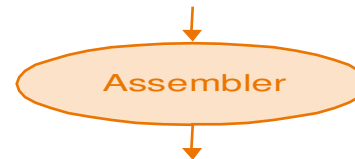
High-level  
language  
program  
(in C)

```
swap(int v[], int k)
{int temp;
  temp = v[k];
  v[k] = v[k+1];
  v[k+1] = temp;
}
```



Assembly  
language  
program  
(for MIPS)

```
swap:
  muli $2, $5,4
  add $2, $4,$2
  lw $15, 0($2)
  lw $16, 4($2)
  sw $16, 0($2)
  sw $15, 4($2)
  jr $31
```



Binary machine  
language  
program  
(for MIPS)

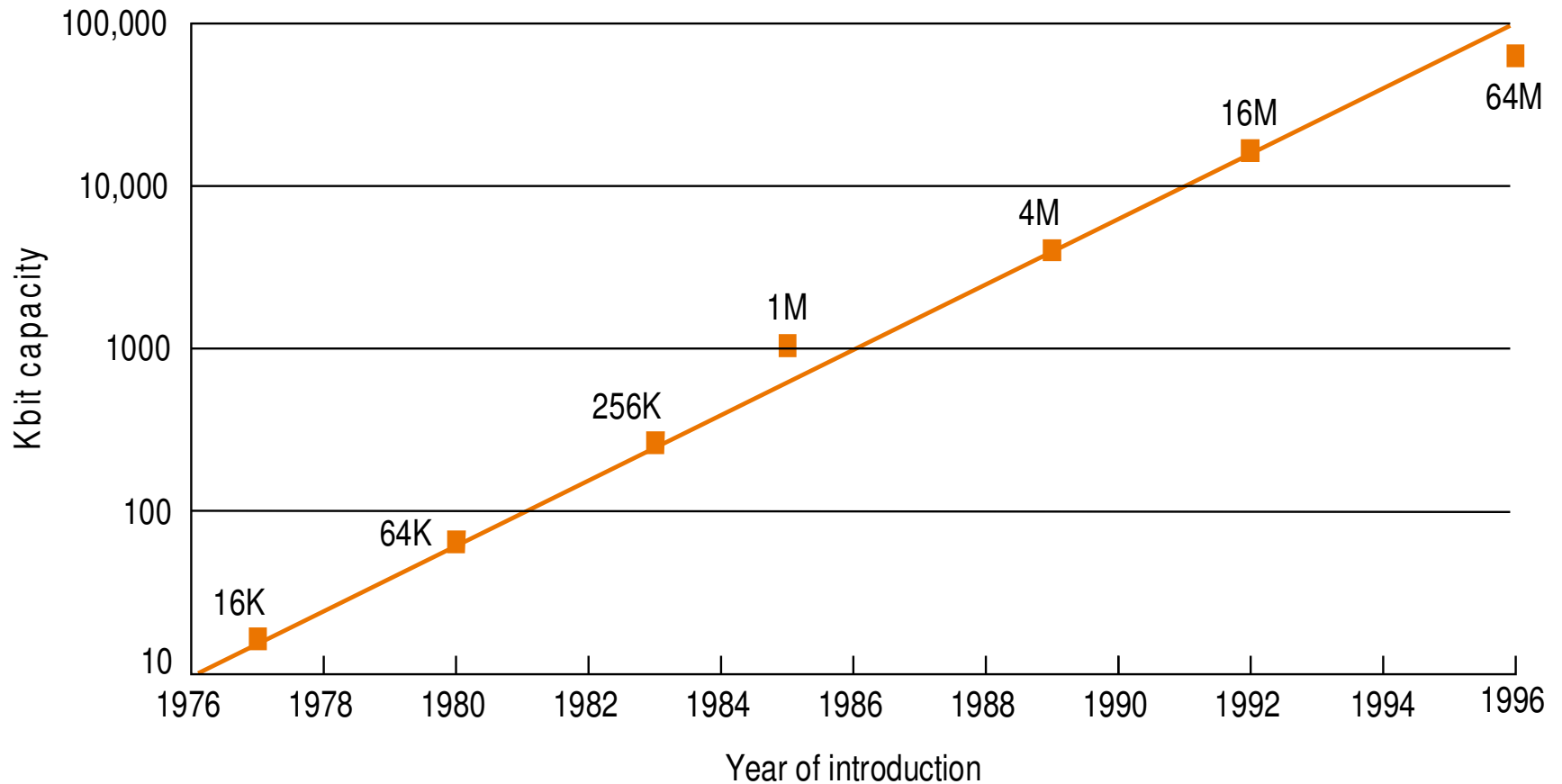
```
00000000101000010000000000011000
00000000100011100001100000100001
10001100011000100000000000000000
10001100111100100000000000000000
10101100111100100000000000000000
101011000110001000000000000000100
00000011111000000000000000001000
```



# Arquitetura de Conjunto de Instruções

- Uma abstração muito importante
  - interface entre hardware e software de baixo nível
  - Padroniza instruções, padrões de bit em linguagem de máquina, etc.
  - vantagem: *diferentes implementações da mesma arquitetura*
  - desvantagem: *evita inovar todo vez!*  
*Verdadeiro ou Falso: Compatibilidade binária e extremamente importante*
- Conjuntos de instruções atuais:
  - 80x86/Pentium/K6, PowerPC, DEC Alpha, MIPS, SPARC, HP

# Evolução capacidade de memória



# Evolução do desempenho

